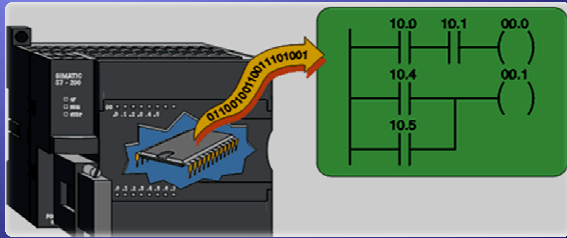




ตอนที่ 4

ความรู้พื้นฐานทางดิจิทัล



อ.เฉลิม จินาทุน



จุดประสงค์การสอน

1. มีความเข้าใจระบบเลขฐานต่างๆ
2. มีความเข้าใจและสามารถแปลงเลขฐานได้
3. มีความเข้าใจประเภทของอุปกรณ์อินพุทของ PLC
1. มีความเข้าใจประเภทของอุปกรณ์เอาต์พุทของ PLC

อ.เฉลิม จินาทุน



เนื้อหาสาระ

1. ระบบเลขฐาน
2. การแปลงเลขฐาน
3. ระบบข้อมูลใน PLC และคอมพิวเตอร์
4. หน่วย Input / Output
5. วงจรลอจิก

อ.เฉลิม จินาทุน



ระบบเลขฐาน (Number system)

- ◆ ในการทำงานของ PLC อาศัยตัวเลขและหลักคณิตศาสตร์ในการสร้างข้อมูล และช่วยในการประมวลผล โดยใช้หลักการของระบบเลขฐานสอง และ ฐานสิบหก ซึ่งต่างจากระบบเลขฐานสิบ ที่เราใช้ในชีวิตประจำวัน

อ.เฉลิม จินาทุน



ระบบเลขฐาน BCD

(Binary Code Decimal : BCD)

- ◆ มีตัวเลขที่ไม่ซ้ำกันทั้งหมด 10 ตัว คือ 0-9
- ◆ หรือเรียกอีกอย่างหนึ่งว่า BCD Code หรือ 0, 1, 2, 3, 4, 5, 6, 7, 8 และ 9

อ.เฉลิม จินาทุน



ระบบเลขฐานสอง

(Binary number system : BIN)

ระบบเลขฐานสอง คือระบบตัวเลขที่มีค่าฐานเป็นสอง มีสัญลักษณ์ 2 ตัว คือ 0 กับ 1 ค่าตามตำแหน่งของส่วนที่เป็นจำนวนเต็มของเลขฐานสอง คือ



อ.เฉลิม จินาทุน



ตารางเปรียบเทียบเลขฐาน

BCD	ฐานสอง	BCD	ฐานสอง
0	00	5	101
1	01	6	110
2	10	7	111
3	11	8	1000
4	100	9	1001

อ.เฉลิม จินาทุน



ระบบเลขฐานสิบหก

(Hexadecimal Number : HEX)

เลขฐานสิบหก หรือเรียกว่า Hex ประกอบไปด้วยตัวเลขจำนวน 16 ตัว ได้แก่ เลข 0-9 และ ตัวอักษร A-F ใช้แทนตัวเลขอีก 6 ตัวที่เหลือ

อ.เฉลิม จินาทุน



ตารางเปรียบเทียบเลขฐาน

BCD	เลขฐานสอง	เลขฐานสิบหก
0	0000	0
1	0001	1
2	0010	2
3	0011	3
4	0100	4

อ.เฉลิม จินาทุน



การเปรียบเทียบเลขฐานสิบหก

BCD	เลขฐานสอง	เลขฐานสิบหก
5	0101	5
6	0110	6
7	0111	7
8	1000	8
9	1001	9

อ.เฉลิม จินาทุน



การเปรียบเทียบเลขฐานสิบหก

BCD	เลขฐานสอง	เลขฐานสิบหก
11	1011	B
12	1100	C
13	1101	D
14	1110	E
15	1111	F

อ.เฉลิม จินาทุน



การแปลงเลขฐาน

- ◆ การแปลงเลขฐานสิบให้เป็นเลขฐานสอง
- ◆ การแปลงเลขฐานสองให้เป็นเลขฐานสิบ
- ◆ การแปลงเลขฐานสองเป็นเลขฐานสิบหก
- ◆ การแปลงเลขฐานสิบหกเป็นเลขฐานสอง

อ.เฉลิม จินาทุน



การแปลง BCD Code ให้เป็นเลขฐานสอง

สามารถทำได้โดยวิธีการหารสั้นด้วยเลขสอง และเขียนผลหารและเศษไว้ และนำผลการหารที่เหลือมาหารด้วย เลขสองจนกระทั่งผลหารเป็นศูนย์ สุดท้ายทำการเขียนเศษที่ได้จากการหารโดยเรียงลำดับจากล่างขึ้นบน



จงแปลง 58_{10} ให้อยู่ในรูปเลขฐานสอง

$$58 / 2 = 29 \text{ เศษ } 0$$

$$29 / 2 = 14 \text{ เศษ } 1$$

$$14 / 2 = 7 \text{ เศษ } 0$$

$$7 / 2 = 3 \text{ เศษ } 1$$

$$3 / 2 = 1 \text{ เศษ } 1$$

$$1 / 2 = 0 \text{ เศษ } 1$$

ผลลัพธ์คือ

$$58_{10} = 111010_2$$



การแปลงเลขฐานสองเป็น BCD code

ในการแปลงเลขฐานสอง ให้เป็นเลขฐานสิบ สามารถทำได้โดยการคูณตัวเลขฐานสองยกกำลัง ในแต่ละหลักด้วยค่าประจำหลักคือ 2^n
(n คือตัวเลขแสดงจำนวนตำแหน่งหลัก)



จงแปลง $(11010)_2$ ให้อยู่ในรูปเลขฐานสอง

$$111010_2 = (1 \times 2^5) + (1 \times 2^4) + (1 \times 2^3)$$

$$+ (0 \times 2^2) + (1 \times 2^1) + (0 \times 2^0)$$

$$= 32 + 16 + 8 + 0 + 2 + 0$$

$$\blacklozenge = 58_{10}$$



การแปลงเลขฐานสองเป็นเลขฐานสิบหก

ทำได้โดยการแปลงเลขฐานสองทีละ 4 บิต ให้เป็นเลขฐานสิบหก 1 หลัก จากตำแหน่งประจำหลักที่น้อยที่สุด

$$\begin{aligned} \text{เช่น } 1011110010 &= 1011110010 \\ &= 0010\ 1111\ 0010 \end{aligned}$$

อ.เฉลิม จินาทุน



จงแปลง 01001100101010110_2 ให้อยู่ในรูปเลขฐานสิบหก

$$\begin{aligned} \blacklozenge 0\ 1001\ 1001\ 0101\ 0110 &= 9\ 9\ 5\ 6 \\ &= 9956_{16} \end{aligned}$$

อ.เฉลิม จินาทุน



การแปลงเลขฐานสิบหกเป็นเลขฐานสอง

การแปลงเลขฐานสิบหกให้เป็นเลขฐานสอง จะต้องทำเลขฐานสิบหกให้เป็นเลขฐานสองเป็นกลุ่ม กลุ่มละ 4 บิต

เช่น DF8 จะได้เป็น D F 8

อ.เฉลิม จินาทุน



จงแปลงเลข $2FE5_{16}$ ให้อยู่ในรูปเลขฐานสอง

$$\begin{aligned} 2\ F\ E\ 5 &= 0010\ 1111\ 1110 \\ &\quad 0101 \\ &= 10111111100101_2 \end{aligned}$$

อ.เฉลิม จินาทุน



ระบบข้อมูลใน PLC และคอมพิวเตอร์

ข้อมูล	1	digit =	4	byte
	1	byte =	8	bit
	1	word =	16	bit
	1	word =	1	channal

อ.เฉลิม จินาตุน



หน่วยดิจิทัล Input / Output

- ◆ Digital Input อินพุตประเภทนี้มีสองสถานะการทำงานคือ เปิด และ ปิด (ON / OFF)
- ◆ Digital Output มีลักษณะการทำงาน สองสถานะ คือ (On / Off)

อ.เฉลิม จินาตุน



หน่วยอนาล็อก Input

Analog Input คือ อินพุตที่สามารถรับสัญญาณอนาล็อกที่มีลักษณะเป็นสัญญาณต่อเนื่อง

อ.เฉลิม จินาตุน



อินพุตพิเศษเฉพาะงาน

เป็นอินพุตที่ออกแบบมาเป็นพิเศษเพื่อเพิ่มความสามารถในการทำงานของ PLC ให้สูงขึ้น เช่น พัลส์อินพุต (Pulse input) จำเป็นสัญญาณทำให้ PLC มีความสามารถในการรับสัญญาณที่มีความถี่สูงๆ เช่น Encoder

อ.เฉลิม จินาตุน



หน่วยเอาต์พุตพิเศษเฉพาะงาน

เอาต์พุตพิเศษเฉพาะงาน เช่น พัลส์
เอาต์พุต สามารถนำไปใช้งานควบคุม
ความเร็วมอเตอร์ หรือ อาจนำไปควบคุม
ตำแหน่งที่มีความละเอียดโดยผ่านชุดไดรฟ์ได้
ด้วยวิธี Pulse Train Output หรือ Pulse
PWM

อ.เฉลิม จินาทุน



หน่วยอนาล็อก Output

เป็นลักษณะการให้สัญญาณออกมา
ในรูปแบบของสัญญาณต่อเนื่องที่เป็นสัญญาณ
มาตรฐาน ได้แก่ สัญญาณกระแส 4-20 mA
สัญญาณแรงดันมาตรฐาน 0-5 V และ 0-10 V
เป็นต้น

อ.เฉลิม จินาทุน



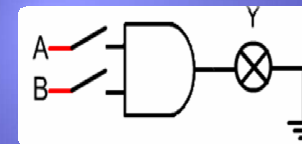
ลอจิกเกต (Logic Gate)

- ◆ แอนด์เกต (AND Gate)
- ◆ ออเกต (OR Gate)
- ◆ แนนด์เกต (Nand gate)
- ◆ นอร์เกต (NOR gate)
- ◆ เอ็กคลูซีฟออเกต (Exclusive OR Gate)

อ.เฉลิม จินาทุน



AND Gate



วงจรถลอจิก

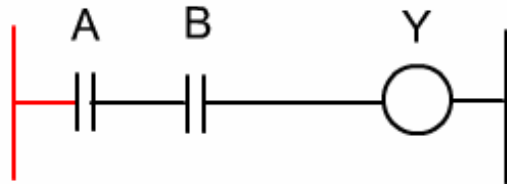
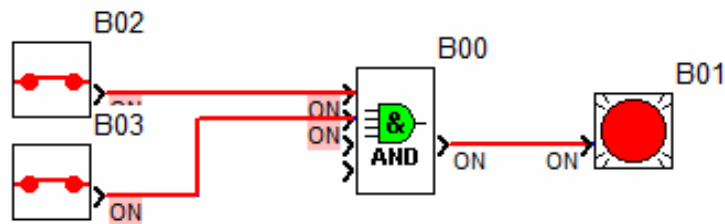
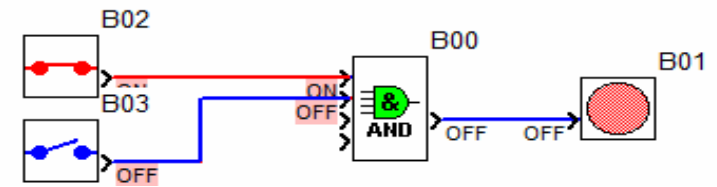
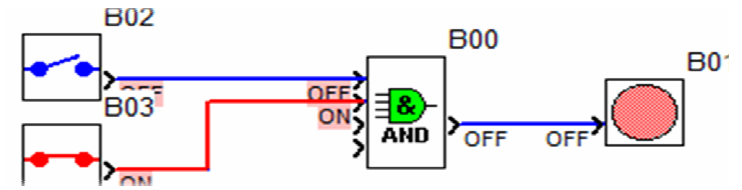
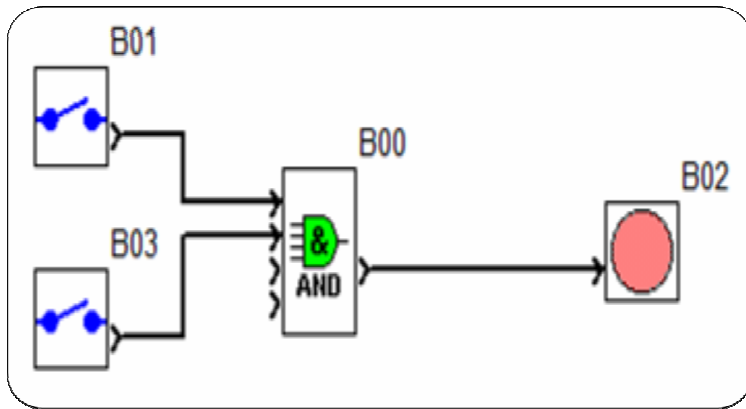
INPUT		OUTPUT
A	B	Y
0	0	0
0	1	0
1	0	0
1	1	1

ตารางความจริง

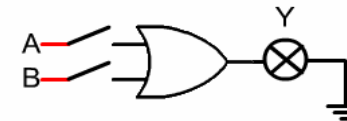
$$Y = A \cdot B$$

อ.เฉลิม จินาทุน

วงจรการทำงาน



OR Gate

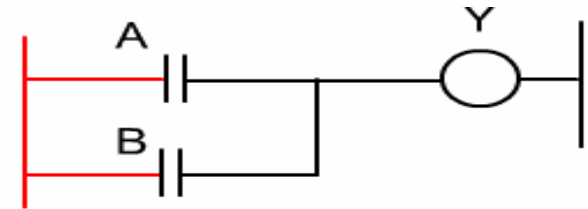
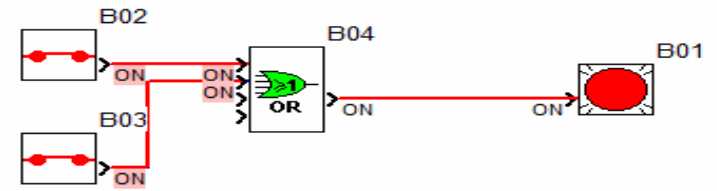
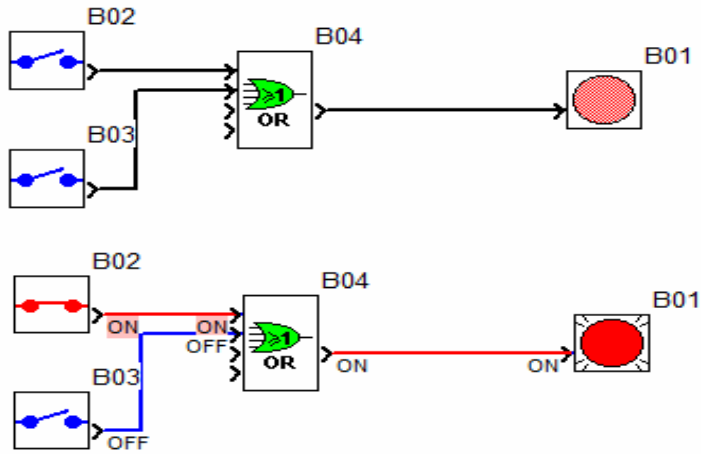


วงจรลอจิก

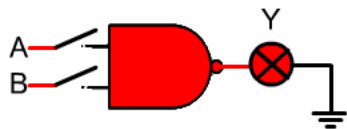
ตารางความจริง

INPUT		OUTPUT
A	B	Y
0	0	0
0	1	1
1	0	1
1	1	1

$$Y = A + B$$



NAND Gate

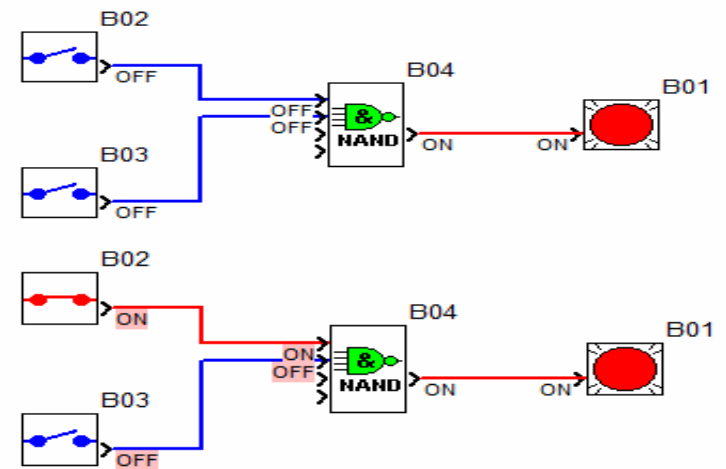


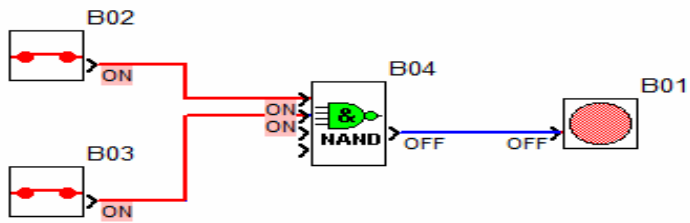
วงจรถอจิก

ตารางความจริง

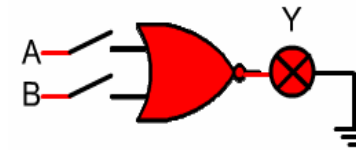
INPUT		OUTPUT
A	B	Y
0	0	1
0	1	1
1	0	1
1	1	0

$$Y = A \cdot B$$





นอร์เกต (NOR Gate)

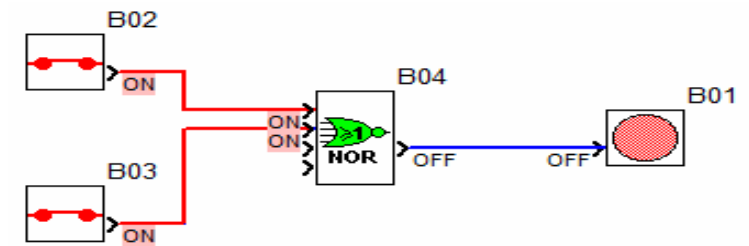
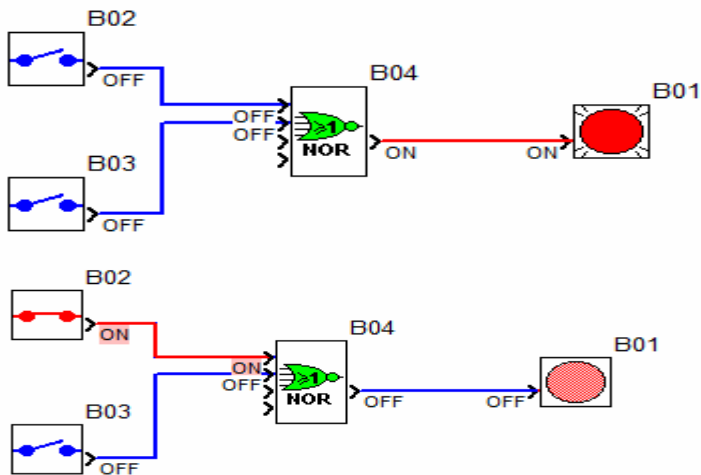


วงจรถอดจิก

INPUT		OUTPUT
A	B	Y
0	0	1
0	1	0
1	0	0
1	1	0

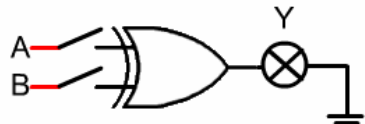
ตารางความจริง

$$Y = \overline{A + B}$$



เอ็กคลูซีฟออเกท

(Exclusive OR Gate)

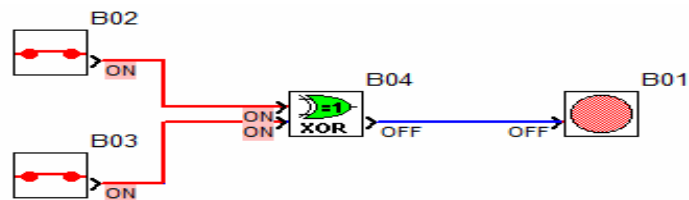
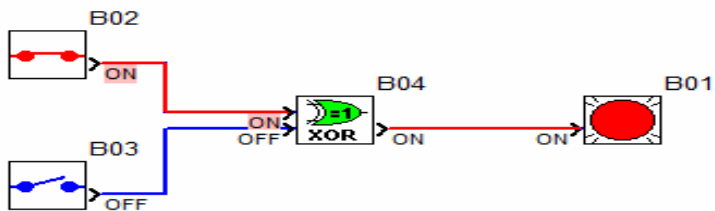
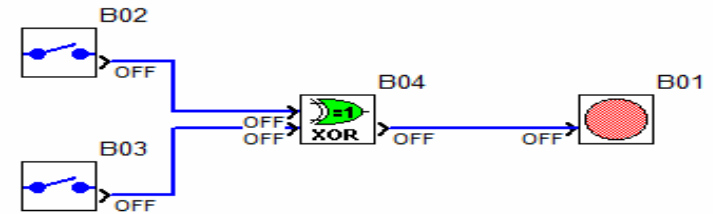
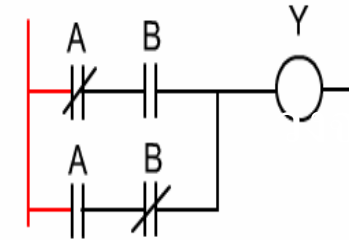


วงจรลอจิก

ตารางความจริง

INPUT		OUTPUT
A	B	Y
0	0	0
0	1	1
1	0	1
1	1	0

$$Y = A.B + A.B$$



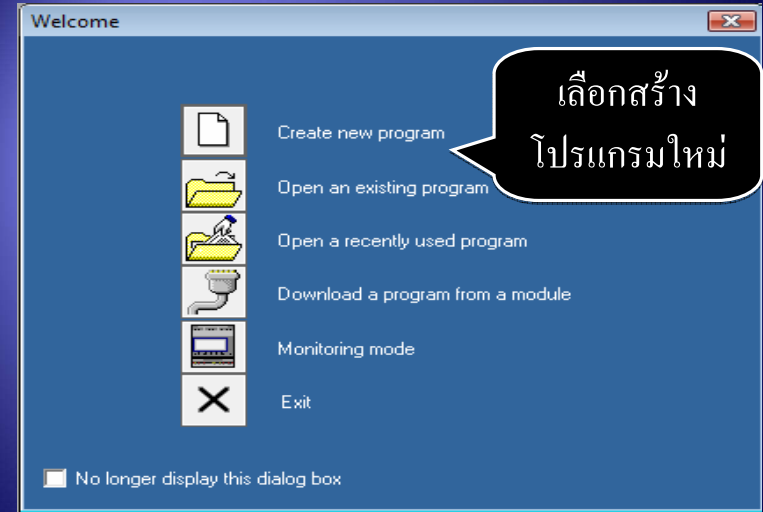
ตัวอย่างการใช้งานโปรแกรม

Zelio soft 2.0

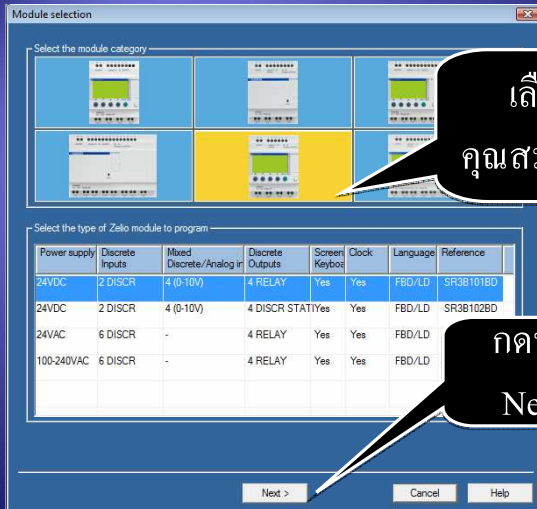




เปิดโปรแกรม

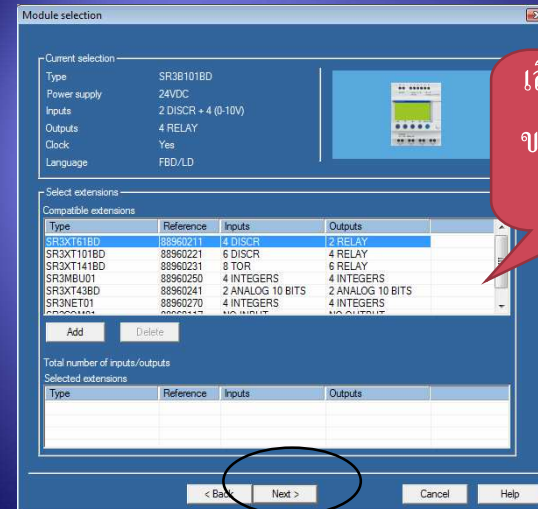


เลือกสร้างโปรแกรมใหม่



เลือกรุ่นตามคุณสมบัติของ PLC

กดปุ่ม Next



เลือกส่วนต่อขยายเพิ่มของ PLC

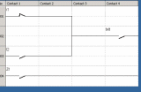


Module selection


Current selection		Non-contiguous extension	
Reference	SR3B101BD	1	Not selected
Power supply	24VDC		
Inputs	2 DISCR + 4 (0-10V)		
Outputs	4 RELAY	Extensions	
Clock	Yes	1	Not selected
Language	FBD	2	Not selected

Total number of inputs/outputs 61 / 40

Select the programming type



Ladder



FBD

เลือกภาษาที่ใช้เขียนโปรแกรม

อ.เฉลิม จินาทุน



ZelioSoft 2 - (Untitled) - Edit

EDIT MODE

พื้นที่สำหรับการเขียนโปรแกรม

IN FBD SFC LOGIC OUT

SR3B101BD

COM1 V4.2

Ready

อ.เฉลิม จินาทุน



สัปดาห์ที่ 5

เรื่อง PLC SIEMENS S7-200



อ.เฉลิม จินาทุน